- (19) Japan Patent Office (JP)
- (12) Japanese Unexamined Utility Model Registration

Application Publication (U)

- (11) Publication No.: 63-82998
- (43) Publication Date: May 31, 1988
- (51) Int. Cl.4: H05K 9/00

H01L 25/00

H04L 13/00

H04M 11/00

Reference No.: Q-8624-5F

Z-7638-5F

A-7240-5K

8020-5K

Request for Examination: not made

- (54) Title of the Invention: Modem device
- (21) Application No.: 61-177927
- (22) Application Date: November 19, 1986
- (72) Inventor: Tsuneo Sadakiyo

c/o Meidensha Corporation

2-1-17, Osaki, Shinagawa-ku, Tokyo

(71) Applicant: Meidensha Corporation

2-1-17, Osaki, Shinagawa-ku, Tokyo

(74) Agent: Fujiya Shiga (Patent Attorney)

#### Specification

1. Title of the Invention

MODEM DEVICE

- 2. Claims
  - (1) A modem device,

wherein LSI circuits for a modem which is disposed line communication and of at one end an modulates/demodulates signals and hybrid ICs for interfaces between the LSI for the modem and communication lines are integrally accommodated within a packaging case, and the packaging case is made into a shielding structure such that a ground terminal is disposed to one end thereof.

(2) The modem device according to claim 1,

wherein the shielding structure is constructed such that conductive paint is applied to an outer periphery of the packaging case.

(3) The modem device according to claim 1,

wherein the shielding structure is constructed such that the packaging case is a metallic case.

- 3. Detailed Description of the Invention
  - A. Technical Field

This invention relates to a modem device.

C. Conventional art

A modem such as a computer and a terminal device

used for transmitting information is named as a box modem (common unit modem) or a board modem, and a modem function is integrated on 1 or 2 printed boards. That is, each component constituting the modem function is disposed on the printed board, and the printed board is received in a box with a size of about A4 or B5 so as to be dealt with separately from the terminal device, or the printed board itself is inserted in the terminal device as it is.

### D. Problems to be solved by the Invention

Therefore, a conventional modem was growing in size, and it was difficult to intercept a path of current noise which is generated from noise from the outside or a switching current inside. In particular, a signal level inside the modem is subtle, which has much influence on the reliability in transmitting noise. For this reason, in the case of a board modem, a switching current is restrained from being applied to the vicinity of the board. In addition, to be worried, noise not only occurs inside the board but also goes outside of the board to affect operations of other mechanisms. As a result, it was hard to design a modem of this conventional kind not to affect external mechanisms.

The invention has been made to solve the above problems.

### E. Means for Solving the Problems

In the invention, larger-scale integrated (LSI) modulate/demodulate which circuits for the modem transmission signals or hybrid integrated circuits (ICs) interfaces between the LSI for the modem and communication lines are integrally accommodated within a To make the packaging case have a packaging case. shielding structure, the packaging case itself is made of metal, or if it is not made of metal, conductive paint is applied to an outer periphery of the packaging case, and a ground terminal is brought into contact with a conductive portion of the packaging case and attached thereto.

#### F. Operations

Even though noise is suddenly transmitted to the modem device from the outside, the above-described construction keeps the noise from intruding into the case since the surface of the case is conductive and one end is grounded, thus the noise disappear. In addition, noise generated inside the case is transmitted to the ground as well, thus the noise does not go outside.

#### H. Effects of the Invention

The invention constructed as described above enables the modem circuits to be miniaturized into one component. Therefore, a modem board can be brought into contact with a board and directly attached to a board such as a terminal unit, in contrast to a conventional modem board

which should be inserted into a built-in slot. addition, if a packaging case is made of metal or resin, conductive paint is applied to the case, the modem is magnetized and static-electrically shielded. Thus, even though the modem is disposed in the vicinity of high frequency noise and a switching power source, the modem is not affected by the noise therearound. Further, high frequency noise generated from the modem device itself is restrained from affecting the outside. In addition, as the device is downsized into one component, various functions are integrated in a board such as a terminal device, which enables to make various components into one board and substantially realizes a compound modem which is In addition, since the modem can be composed of modems. brought into contact with a printed board and attached thereto, connectors or cables in a conventional one for connecting the printed boards are not necessary any more, which leads to a simple structure.

#### 4. Brief Description of the Drawings.

Fig. 1 is a schematic circuit diagram which constitutes the invention.

Fig. 2(a) is a perspective view of the invention.

Fig. 2(b) is a bottom view of the invention.

Reference numeral 1 indicates an LSI for modem.

Reference numeral 2 indicates a hybrid IC. Reference

numeral 3 indicates a packaging case. Reference numeral 4 indicates a ground terminal. Reference numeral 5 indicates a connecting pin.

⑬ 日 本 国 特 許 庁 ( J P ) ⑪実用新案出顧公開

母 公開実用新案公報 (U) 昭63-82998

ன்nt Cl.⁴	識別記号	厅内整理番号	<b>②公開</b>	昭和63年(198	悠) 5月31日
H 05 K 9/00 H 01 L 25/00 H 04 L 13/00	309	Q -8624-5F Z -7638-5F A -7240-5K	學本語	次 未請求	(全 頁)
H 04 M 11/00	302	8020-5K	4000	·	<u> </u>

❷考案の名称 モデムデバイス

ூ 頭 昭61-177927

❷出 顧 昭61(1986)11月19日

貞清 恒夫 東京都品川区大晦2丁目1番17号 株式会社明電告内

愈出 瞑 人 株式会社明電告 東京都品川区大崎2丁目1番17号

四代 理 人 弁理士 志賀 宮士弥



### 明 細 昔

### 1. 考案の名称

モデムデバイス

- 2. 実用新案登録請求の範囲
- (1) 通信線の一端に配設されて信号を変.復調するものに於て、少なくともモデム用しSIとのインタフエース 日のイブリットICを一体的にパッゲージケース 内に収納し、このパッゲージケースをシールド 横造化として一部にアース端子を設けたことを特徴とするモデムデバイス。
- (2) シールド構造体は、パツゲージケースの外 周囲に導伝塗料を塗布したことを特徴とする実用 新案登録請求の範囲第1項記載のモデムデバイス。
- (3) シールド構造体は、パツゲージケースが金



ij

属ケースであることを特徴とする実用新案登録請 求の範囲第1項記載のモデムデバイス。

3. 考案の詳細な説明

A. 産業上の利用分野

本考案はモデムデバイスに関するものである。

B、考案の概要

本考案はモデムにおいて、モデム用しSI・ハイブリットICをパッゲージケース内に一体的に収納すると共に、このパッゲージケースに築に料を塗布するか、あるいはパッゲージケースそのものを金属ケースとなして磁気、静電シールド効果を高めたものである。

C. 従来の技術

コンピユータと端末装置などの情報伝達に用いられるモデムは、箱モデム(通称ユニツトモデム)



またはボードモデムと云われて、モデム機能がしたと云われて、モデムを 放上にまとめられて ブリント 板 に む な を A 4 列 や B 5 と と い な が し に と の ち れ て い な が し に と の ち に と の ち に と の ち に と の まま 挿 し 込んで の る。

D. 考案が解決しようとする問題点

したがつて従来のモデムは、形状寸法が大きくなるばかりでなく、外来ノイズや内部のスイツチング電源などから発生する電気ノイズからしやへいすることが困難となつていた。特にモデムのでの信号レベルは微弱であるため、ノイズ伝送の信頼性に大きく影響する。そのためボードモデム



の場合にはこのボード近傍ではスイツチングでものボード近傍ではスイッチのものれている。またボード内でもしているが、このが発生するが外部に出るされるのでは外部でした。 でいるが、 従来の この を そ こと は 困難 な も の と なった。

本考案はこのような諸問題の解決を目的として なされたものである。

E.問題点を解決するための手段

本考察は、伝送信号を変復調するモデム用しい 「と、このモデム用しSIと通信線とのインクフ エース用ハイブリットICを一体的にパッゲージ ケース内に収納する。そして、このパッゲージケ ースをシールド構造体とするために、パッゲージ



ケース自体を金属ケースとするか、或いは、非金属の場合にはパツゲージケースの外周面に導伝塗料を施すと共に、一部にアース端子を取付けてモデムデバイスを構成したものである。

### F. 作用

以上のように構成されているので、外来のノイズがモデムデバイスに雙来してきたとしても、 老面が事伝性となり、一端がアースされていることによってノイズはケース内部へは侵入せず、 アースに落されて外部には発生しない。

### G. 実施例

以下本考案の一実施例を図に基いて詳述する。 第1図において1はモデム用LSIで、このLS 1はモデムの基本部を1チップ化されたものであ



る。2はハイブリットICで、このICには送受 信パツファアンプ.リミツク.フイルタ,水晶振動 子などの各衆子が集積されてモデム用しSI 1 と回線間のインタフエースの役目を担つている。 そして、少なくともこのモデム用LSI1とハイ ブリットIC 2とを第2図で示すようにパッゲ ージケース3内に収納し、このケース3内を樹脂 材などが充塡されるか、或いは空胴の何れかの状 態になっている。当然のことながらパツゲージケ ース3と収納される各素子とは電気的には絶縁さ れるが、このケース3は鉄材.飼材などの金属ケ ースか或いは樹脂などの非金属ケースよりなり、 非金属製の場合には、斜線で示すように、その外 周囲には専伝塗料が塗布されている。4はアース 端子でパツゲージケース3の専伝部と接触して取



付けられている。 5 は接続ピンで、これら 1 ~ 5 によつてモデムデバイスが構成されている。 なお、6 はアース線、7 はサーージアブソーバ、8 は回線とモデムデバイスとの結合トランスである。

#### H、考案の効果



ノイズについても外部の空間に対してその影響度
が低下する。また、デバイス(部品)化されたこと
により端末装置などのボードに各種機能を集約し
て1ボード化をとなり、モデムのみを実にはする。
実現できる。
更にはより
できるといたが可能となったことにより
できるための
コネクタやケーブルなどが不要となり簡素化がで
きるものである。

## 4. 図面の簡単な説明

第1図は本考案を構成する回路の概略図、第2 図は本考案を示したもので(a)は斜視図、(b)は底面図である。

1 はモデム用LSI、 2 はハイブリツトIC、 3 はパツゲージケース、 4 はアース端子、 5 は接

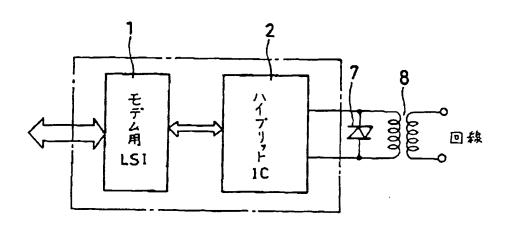


統ピン。

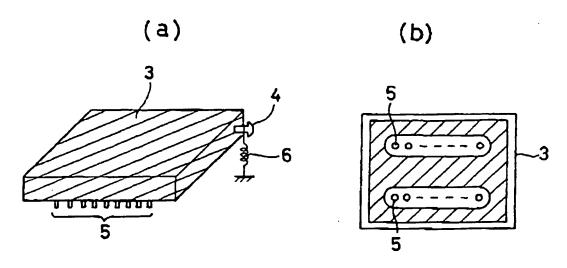
代理人 志賀富士弥



# 第 1 図



# 第 2 図



1002

代理人弁理士 志 賀 富 士 弥 実開 63 - 829 98

# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

### **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☑ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
Потиер.

### IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.